經濟部所屬事業機構 104 年新進職員甄試試題

類別: 電機(甲)、儀電、通信 節次:第二節

科目:1. 電路學 2. 電子學

1. 本試題共 6 頁(含 A3 紙 1 張、A4 紙 1 張)。

- 2. 可使用本甄試簡章規定之電子計算器。
- 3. 本試題為單選題共 50 題,前 25 題每題各 1.5 分、其餘 25 題每題 2.5 分,共 100 分, 須用 2B 鉛筆在答案卡書記作答,於本試題或其他紙張作答者不予計分。

4. 請就各題選項中選出最適當者為答案,各題答對得該題所配分數,答錯或書記多於1個 意 選項者,倒扣該題所配分數3分之1,倒扣至本科之實得分數為零為止;未作答者,不 事 給分亦不扣分。 項

- 5. 本試題採雙面印刷,請注意正、背面試題。
- 6. 考試結束前離場者,試題須隨答案卡繳回,俟本節考試結束後,始得至原試場或適當處 所索取。
- 7. 考試時間: 90分鐘。

注

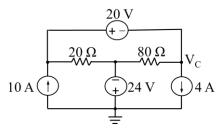
- [C] 1. 下列有關理想的R、L、C三元件串聯電路之敘述,何者有誤?
 - (A)發生諧振現象時,電路的阻抗值最小 (B)發生諧振現象之頻率與電阻R無關
 - (C)電阻R越大,品質因數越高
- (D)不一定為低通濾波器
- [B] 2. 下列有關對稱函數的傅立葉級數展開之敘述,何者有誤?
 - (A)偶對稱函數不存在正弦波成分
- (B)四分之一波對稱函數僅存在偶次諧波成分
- (C)奇對稱函數不存在餘弦波成分
- (D)半波對稱函數僅存在奇次諧波成分
- [A] 3. 請求出電壓 $v(t) = 10\cos(10t+30^{\circ})$ 的振盪週期T,及與電流 $i(t) = -5\sin(10t-70^{\circ})$ 間的相位關係為何?
 - (A) π/5, 電壓領先電流10°

- (B) π/5, 電流領先電壓10°
- (C) π/10, 電壓領先電流100°
- (D) π/10, 電流領先電壓100°
- [D] 4. 下列有關平衡三相系統之敘述,何者正確?
 - (A) Δ 型接法,相電壓是線電壓的 $\sqrt{3}$ 倍 (B) Δ 型接法,相電流是線電流的 $\sqrt{3}$ 倍
- - (C) Y型接法,相電壓與線電壓相等
- (D) Y型接法,相電流與線電流相等
- [B] 5. 有一單埠電路,其諾頓等效電流源為4安培,戴維寧等效電壓源為16伏特,請問其諾頓與戴維 寧等效電阻各為何?
 - (A)同為 $\frac{1}{4}\Omega$
- (B)同為4Ω
- (C) $\frac{1}{4}$ Ω與4 Ω (D) 4 Ω 與 $\frac{1}{4}$ Ω
- [B] 6. 有一正相序平衡三相電壓源,線電壓 $V_{ab} = 50\sqrt{3} \angle 30^{\circ} V$,經由每相線路阻抗為 $1+i0.5 \Omega$ 的傳 輸線,傳送電力到單相阻抗值為 $9+i7.5\Omega$ 的平衡 Δ 接負載,請問a相的線電流 I_a 為何?
 - (A) $10 \angle -6.87^{\circ}$ A
- (B) $10 \angle -36.87^{\circ} A$ (C) $10\sqrt{3} \angle -36.87^{\circ} A$ (D) $10\sqrt{3} \angle -6.87^{\circ} A$
- [B] 7. 求 $F(s) = \frac{s+1}{s^2+7s+12}$ 的逆拉普拉斯轉換為何? (A) $-3e^{-3t}+2e^{-4t}$ (B) $-2e^{-3t}+3e^{-4t}$ (C) $2e^{-3t}-3e^{-4t}$ (D) $3e^{-3t}-2e^{-4t}$

- [A] 8. 有一個RL串聯低通濾波器的截止頻率為 $4 \, \text{kHz}$,假設電阻R= $10 \, \text{k}\Omega$,求電感L及 $24 \, \text{kHz}$ 時的 | H(jω) | 為何?

- (A) 0.40 H · 0.164 (B) 0.40 H · 0.707 (C) 2.50 H · 0.164 (D) 2.50 H · 0.707
- [C] 9. 設平衡三相Y形電路的相電壓 V_{BN} 為220 \angle -150°V,而且為正相序,求線電壓 V_{BC} 值為何? (A) $311.13 \angle -120^{\circ} \text{ V}$ (B) $311.13 \angle -180^{\circ} \text{ V}$ (C) $381.05 \angle -120^{\circ} \text{ V}$ (D) $381.05 \angle -180^{\circ} \text{ V}$

- [C] 10. 如右圖所示電路,節點電壓Vc為何?
 - (A) 14 V
- (B) 28 V
- (C) 56 V
- (D) 112 V

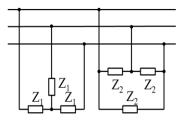


[B] 11. 兩組平衡三相負載接成如右圖所示電路,其中平衡Y接負載之各個單相阻抗 $Z_1 = 3 + j4 \Omega$,而平衡 Δ 接負載之各個單相阻抗 $Z_2 = 9 - j12 \Omega$,則此兩組負載等效成一組三相Y接負載之各單相阻抗值為何?

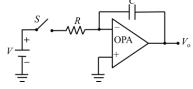


(B)
$$\frac{25}{6}\Omega$$

- (C) $\frac{25}{2}\Omega$
- (D) 5 Ω



- [A] 12. 如右圖所示為米勒積分器(Miller Integrator),其中R=100 k Ω 、C=10 μF、V=5 V,設電容器 初始電壓為0 V,t=0時S接通,當t=1秒時,V。電壓為9 V?
 - (A) 5 V
- (B) -2 V
- (C) + 1 V
- (D) +2 V



- [C] 13. 下列有關BJT與MOSFET之比較,何者有誤?
 - (A)相同直流偏壓電源下,BJT有較高的互導值(gm)
 - (B) MOSFET有較大的輸入阻抗
 - (C) BJT比MOSFET更適合作為開關使用
 - (D) BJT有較大的頻寬
- [C] 14. 關於p-n接面二極體(p-n junction diode)之敘述,下列何者有誤?
 - (A)開路狀態下空乏區的寬度會比較深入摻雜濃度低的一邊
 - (B)順向偏壓時,電流與電壓呈指數關係
 - (C)逆向偏壓時,空乏區所形成的電容變大
 - (D)多數載子之移動形成擴散電流
- [B] 15. 一個齊納二極體(Zener Diode)於25℃時, $V_z=6.8~V$,其正溫度係數為0.05~%℃,求 80℃時 V_z ?
 - (A) 6.855 V
- (B) 6.987 V
- (C) 6.834 V
- (D) 7.252 V
- [A] 16. 使用橋式整流器來實現全波整流電路,其輸入電壓為 $V_{peak}=100\,V$ 、60 Hz,輸出電容為 $100\,\mu F$,負載為 $10\,k\Omega$,假設二極體為理想二極體,試求連波電壓 $V_{r,peak\,to\,peak}$?
 - (A) 0.833 V
- (B) 0.417 V
- (C) 1.667 V
- (D) 0.967 V

- [D] 17. 對於共基極放大器,下列何者有誤?
 - (A)不會受米勒效應(Miller Effect)的影響
- (B)電流增益約為1

(C)輸入阻抗很小

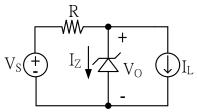
- (D)輸出阻抗很小
- [A] 18. 如右圖MOSFET電路, $|V_t|=1$ V、 μ_n Cox = 20 μ A/V²、 μ_p Cox = 10 μ A/V²,若 $V_1=6$ V、 $V_2=2$ V,則 $(W/_L)_{M_1}:(W/_L)_{M_2}:(W/_L)_{M_3}$ 為何?(忽略通道長度調變效應) 10V
 - (A) 2:1:9

(B) 1:1:9

(C) 2:1:4

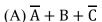
(D) 1:1:2

- [C] 19. 右圖使用齊納二極體(Zener Diode)製作穩壓電路,齊納二極體在20 mA 時, $V_z=12~V$ 、 $r_z=10~\Omega$, V_S 在20 V和25 V之間變動, I_L 在0 mA和 30 mA 之間變動, $I_{z,min}=5~mA$ 、 $I_{z,max}=80~mA$,下列敘述何者正確?
 - (A) R值越小,穩壓越好
 - (B) R最大值為245 Ω
 - (C) R最小值為155 Ω
 - (D)若 $R=160\Omega$, I_L 最大變化可導致 V_0 有 0.287 V之變化

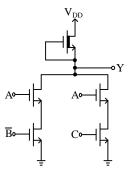


- [A] 20. 有一放大器電路其轉移函數為 $\frac{S}{S^2+7S+12}$, 此為何種濾波器?
 - (A)帶通濾波器
- (B) 帶拒瀘波器
- (C)低通濾波器
- (D)高通濾波器

- [D] 21. 下列關於負回授電路之敘述,何者有誤?
 - (A)電壓取樣、電流回授可降低輸入阻抗
 - (B)迴路增益(Loop Gain)在相位移 180°下,增益小於1,電路才會穩定
 - (C)對於單一極點之開迴路放大器,加入電阻性負載後,電路一定穩定
 - (D)電流取樣、電壓回授可降低輸出阻抗
- [A] 22. 一增強型NMOS電晶體, $V_{t0} = 2 \text{ V} \cdot 2\phi_f = 0.6 \text{ V} \cdot \gamma = 0.4 \text{ V}^{\frac{1}{2}}$,求 $V_{SB} = 3.5 \text{ V}$ 時, V_t 為多少? (A) 2.5 V (B) 2 V (C) 3 V (D) 2.3 V
- [B] 23. 如右圖, A、B、C為邏輯輸入, Y輸出為何?



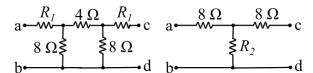
- (B) $\overline{A} + B\overline{C}$
- $(C) A(\overline{B} + C)$
- (D) $\overline{A}B\overline{C}$



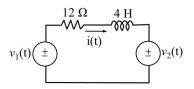
- [D] 24. 設計一個哈特萊振盪器(Hartley Oscillator),振盪頻率為 $100 \, \text{kHz}$,電威 $L_1 = L_2 = 0.1 \, \text{mH}$,則 電容C為何?
 - (A) 25.33 nF
- (B) 50.66 nF
- (C) 500 nF
- (D) 12.67 nF

- [C] 25. 在積體電路設計中, 盡量避免使用何種元件?
 - (A)電晶體
- (B)電阻
- (C)電感
- (D)電容
- [A] 26. 一並聯RL電路在頻率為 f_1 時阻抗為 $2.5+j2.5\Omega$,在頻率為 f_2 時阻抗為 $4+j2\Omega$,求其頻率比 $\frac{f_1}{f_2}$ 為何?
 - (A) $\frac{1}{2}$
- (B) $\frac{5}{9}$
- (C) $\frac{9}{5}$
- (D) $\frac{2}{1}$
- [D] 27. 如右圖所示的兩電路,互為等效電路,以a、b端為第1埠,以c、d端為第2埠,此雙埠網路之Z

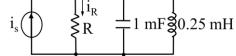
- $(A) 5.6 \Omega$
- (B) 7.0Ω
- (C) 8.4 Ω
- (D) 11.2Ω



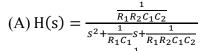
- [C] 28. 如右圖所示電路,有兩個正弦電源,若v₁(t)=24cos3t V、v₂(t)=8cos4t V,則電阻器的平均吸收功率為何?
 - (A) 4.48 W
- (B) 8.48 W
- (C) 12.96 W
- (D) 17.44 W



- [C] 29. 有一平衡三相、Y形連接發電機的每相阻抗為 $0.1+i0.6\Omega$,發電機的內部相電壓為240V,供電 給三相Y形的平衡負載,每相的負載阻抗為 $39+j28\Omega$,發電機與負載之間的線路阻抗為 0.9+j1.4Ω,求損耗在線路中的總平均功率為何?
 - (A) 13.824 W
- (B) 31.104 W
- (C) 62.208 W
- (D) 88.432 W
- [B] 30. 如右圖所示,求在 ω =4000 rad/s時,使流過電阻器的電流 i_R 會比電源電流 i_S 落後45°,圖中的R 值為何? (利用相量圖求解)
 - (A) $1/4 \Omega$
- (B) $1/3 \Omega$
- (C) 3 Ω
- (D) 4Ω



[A] 31. 如右圖所示之電路,其轉移函數 $H(s) = \mathcal{L}\left\{\frac{v_o(t)}{v_o(t)}\right\}$ 為何?

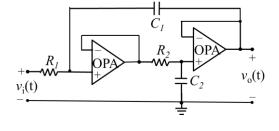


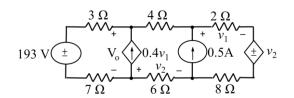
(B) H(s) =
$$\frac{\overline{R_1 R_2 C_1 C_2}^S}{S^2 + \frac{1}{R_1 C_1} S + \frac{1}{R_1 R_2 C_1 C_2}}$$

(C) H(s) =
$$\frac{\frac{1}{R_1 R_2 C_1 C_2} s^2}{s^2 + \frac{1}{R_1 C_1} s + \frac{1}{R_1 R_2 C_1 C_2}}$$

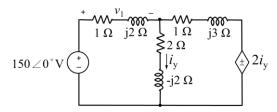
(D) H(s) =
$$\frac{\frac{1}{R_1 R_2 C_1 C_2} s^2 + 1}{s^2 + \frac{1}{R_1 C_1} s + \frac{1}{R_1 R_2 C_1 C_2}}$$

- [D] 32. 如右圖所示之電路,求V。電壓為何?
 - (A) 113 V
- (B) 133 V
- (C) 153 V
- (D) 173 V

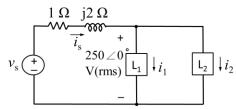




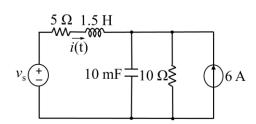
- 33. 如右圖所示之電路,求電壓VI為何?
- [一律給分]
- (A) 21.4-j42.8 V (B) 21.4+j42.8 V
- (C) 42.8-j21.4 V
- (D) 42.8+j21.4 V



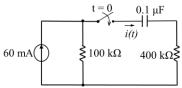
- [C] 34. 如右圖所示之電路,負載 L_1 以0.6的落後功率因數吸收 $12\,kW$ 平均功率,負載 L_2 以0.8的領先功 率因數吸收10kVA,求電流is為何?
 - (A) 20-j10 A
- (B) 20+j10 A
- (C) 80-j40 A
- (D) 80+j40 A



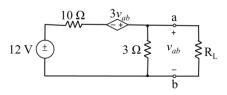
- [C] 35. 如右圖所示之電路, $v_s(t) = 10\cos 10t \, V$, 求電流i(t)為何?
 - $(A) -4-0.707\cos(10t-45^{\circ}) A$
 - (B) $-4-0.707\cos(10t+45^{\circ})$ A
 - $(C) -4+0.707\cos(10t-45^{\circ}) A$
 - (D) $-4+0.707\cos(10t+45^{\circ})$ A



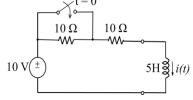
- [B] 36. 如右圖所示電路,電路中的開關已經打開很久,電容器的初始電荷為零,當t=0的瞬間開關 閉合,求t≥ 0^{+} 時的i(t)為何?
 - (A) $12e^{-200t}$ mA
- (B) $12e^{-20t}$ mA
- (C) $48e^{-200t}$ mA
- (D) $48e^{-20t}$ mA



- [A] 37. 如右圖所示電路,使得RL的吸收功率最大的RL值為何?
 - (A) 7.5Ω
- (B) 10Ω
- (C) 15Ω
- (D) 17.5Ω



- [B] 38. 如右圖所示電路中,開關已打開一段很長的時間,在t=0開關閉合前已達到穩態狀況,求開 關閉合後的電感器電流i(t)為何?
 - (A) $1 0.5e^{-4t}$ A
- (B) $1-0.5e^{-2t}$ A
 - (C) $2 e^{-4t}$ A
- (D) $2 e^{-2t}$ A



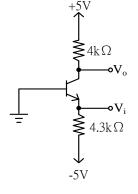
- [A] 39. 一個放大器其增益為40∠-35°,若要使此電路振盪,其回授增益為何?
 - (A) $0.025 \angle 35^{\circ}$
- (B) $0.025 \angle -55^{\circ}$
- (C) $0.02 \angle 35^{\circ}$
- (D) $0.02 \angle -55^{\circ}$
- [B] 40. 對於一個放大器,其電壓增益A=-100,輸入阻抗為 $10 \text{ k}\Omega$,使用一電阻R= $100 \text{ k}\Omega$,跨接在輸 入和輸出端,其輸入阻抗變為多少?
 - (A) $9.1 \text{ k}\Omega$
- (B) 900.9Ω
- (C) 990 Ω
- (D) $101 \text{ k}\Omega$
- [B] 41. 如右圖電晶體在25℃時, V_{BE} =0.7 V, β=50, V_{BE}對其溫度的變化為 -2 mV/ $^{\circ}$ C ,在125 $^{\circ}$ C 時 , β =200 ,忽略爾利效應(Early Effect),試 算125℃時 Vo直流偏壓為多少?



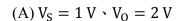
(B) 0.83 V

(C) 1.08 V

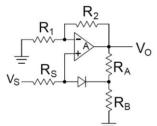
(D) 3.92 V



- [C] 42. 設計一B類放大器,輸入為正弦波信號,提供10 W平均功率給 10Ω 負載,則電源 $\pm V_{CC}$ 應選用 何者較佳?
 - $(A) \pm 5 V$
- (B) $\pm 12 \text{ V}$
- (C) $\pm 20 \text{ V}$
- (D) $\pm 10 \text{ V}$
- [B] 43. 關於右圖電路, $R_S = R_1 = R_2 = R_B$ 、 $R_A = 2R_B$ 、 二極體導通電壓為 $0.7\,V$,假設A為理想運 算放大器,下列何者有誤?

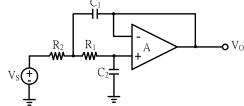


- (B)二極體導通條件為V_s ≥ 2.8 V
- (C) $V_S = 4 \text{ V} \cdot V_O = 6.73 \text{ V}$
- (D) $V_S = 3 \text{ V} \cdot V_O = 5.4 \text{ V}$



- [C] 44. 有一個一階運算放大器,其直流增益為 10^6 ,且有一極點於10 rad/s,零點為無窮大,使用電阻 將其組成非反向放大器,直流增益為10,求非反向放大器之極點為何?
 - (A) 10 rad/s
- (B) 10^5 rad/s (C) 10^6 rad/s
- $(D)10^2 \text{ rad/s}$

- [C] 45. 設計一個低通濾波器如右圖,頻寬為10~kHz, $R_1=10~k\Omega$ 、 $C_1=C_2=1~nF$,A為理想運算放大器, R_2 應為多少?
 - (A) $1 M\Omega$
 - (B) $50.66 \text{ k}\Omega$
 - (C) 25.33 k Ω
 - (D) $20.64 \text{ k}\Omega$



[D] 46. 右圖為一串串(Series-Series)回授電路 $A_f = \frac{A}{1+A\beta}$, $R_E = 100~\Omega$, $r_\pi = 2~k\Omega$,gm = 0.04~A/V,

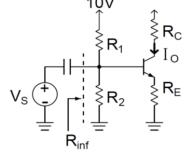
 $R_1 = R_2 = 10 \text{ k}\Omega$, 忽略爾利效應(Early Effect) , 下列何者正確?

(A) $R_{inf} = 5 k\Omega$

(B) $\beta = 0.01$

(C) $A_f = 0.12$

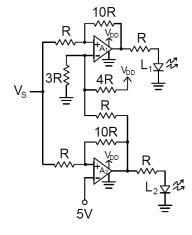
(D) A = 0.038



- [D] 47. 下列關於開關電容濾波器(The Switched-Capacitor Filter)的敘述,何者有誤?
 - (A)需使用不重疊(non-overlapping)的脈波來切換開關
 - (B)在積體電路中可以掌握更精確的時間常數
 - (C)利用快速切换的電容所等效的電阻,切換頻率越高,電阻越小
 - (D)切換脈波頻率需小於輸入信號頻率
- [A] 48. 有一差動放大器,當差動輸入電壓變動 $0.1 \, \text{V}$,差動輸出電壓變動 $2 \, \text{V}$,若共模電壓增益為 2×10^{-4} ,共模拒斥比(CMRR)為多少?
 - (A) 100 dB
- (B) 5 dB
- (C) 50 dB
- (D) 10 dB
- [B] 49. 如右圖, A_1 、 A_2 為理想運算放大器,輸出正飽和電壓為 V_{DD} , 負飽和電壓為 0 V,其中 V_{DD} = 10 V 、R = 1 $k\Omega$,發光二極體 (LED)導通電壓為 2 V,試問當 V_S = 6 V 时,發光二極體 L_1 、 L_2 狀態為何?



- (B) L₁滅、L₂亮
- (C) L₁ 亮、L₂滅
- (D) L₁ 亮、L₂ 亮



[D] 50. 右圖為一電流轉換器電路,所有電晶體 $\beta=100$,假設二極體與電晶體飽和電流 I_S 相同,

 $V_T = 25 \text{ mV} \cdot n = 1 \cdot V_S = 1 \text{ V} \cdot R = 1 \text{ k}\Omega \cdot I_O$ 為何?

- (A) 1.1 mA
- (B) 1 mA
- (C) 0.99 mA
- (D) 0.98 mA

